

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problem Mailbox.**

**LEAD FRAME**

Patent Number: JP60231349  
Publication date: 1985-11-16  
Inventor(s): KOGA NOBUHIRO  
Applicant(s):: TOSHIBA KK  
Requested Patent: ☒ JP60231349  
Application JP19840088165 19840501  
Priority Number(s):  
IPC Classification: H01L23/48  
EC Classification:  
Equivalents:

**Abstract**

**PURPOSE:** To improve moisture resistance with respect to a semiconductor element, which is enclosed in a package, and to facilitate the deburring of a molding resin, by differentiating the surface roughnesses and the surface materials of an outer lead part and an inner lead part.

**CONSTITUTION:** For an outer lead part 2a, a material having a smooth surface roughness is used. Thus adhesion is made low and the burr of a molding resin is hard to attach. Therefore the deburring becomes easy. The surface roughness of the material of only the part of an inner lead part 2b of a lead 2 is made rough by lapping, press or the like, and the adhesion of the inner lead part is made good. Or a partial plated layer 6 is provided the inner lead part 2b. The wire bonding between a semiconductor element 8 and the lead 2 is made easy. Or a plated layer 7 is attached only to the inner lead part 2b and the different material can be formed.

Data supplied from the esp@cenet database - 12

⑫ 日本国特許庁(JP)

⑪ 特許出願公開

⑬ 公開特許公報(A)

昭60-231349

⑭ Int.Cl.<sup>4</sup>

識別記号

庁内整理番号

⑮ 公開 昭和60年(1985)11月16日

H 01 L 23/48

7357-5F

審査請求 未請求 発明の数 2 (全4頁)

⑯ 発明の名称 リードフレーム

⑰ 特 願 昭59-88165

⑱ 出 願 昭59(1984)5月1日

⑲ 発 明 者 古 賀 伸 広 大分市大字松岡3500番地 株式会社東芝大分工場内

⑳ 出 願 人 株 式 会 社 東 芝 川崎市幸区堀川町72番地

㉑ 代 理 人 弁 理 士 猪 股 清 外3名

## 明 細 書

1. 発明の名称 リードフレーム

### 2. 特許請求の範囲

1 ベレット搭載部と、このベレット搭載部に近接しパッケージ内に封入されるインナーリード部およびこのパッケージ外に突出するアウターリード部からなる複数のリードとを有するリードフレームにおいて、前記インナーリード部の表面は粗く加工され、アウターリード部の表面は密に加工されることを特徴とするリードフレーム。

2 ベレット搭載部と、このベレット搭載部に近接しパッケージ内に封入されるインナーリード部およびこのパッケージ外に突出するアウターリード部からなる複数のリードとを有するリードフレームにおいて、前記インナーリード部の表面のみに所定の厚さのメッキ層を形成したことを特徴とするリードフレーム。

### 3. 発明の詳細な説明

(発明の技術分野)

この発明は半導体、ベレット等を収納するパッケージに係り、特にプラスチックパッケージに使用されるリードフレームに関する。

(発明の技術的効果とその特徴点)

一般に半導体等のプラスチックパッケージ製品の耐湿性を定める要因としては、

① 半導体素子自体特にそのパッシベーション層、

② プラスチックモールド樹脂の不純物含有量(CI-イオン等)、

③ モールド樹脂の吸湿、透湿性、リードフレームとの密着性、

④ 半導体素子の外装汚染等が挙げられる。

この中で、半導体素子を形成するアルミ配線の腐蝕を直接引き起こす水分の侵入に対しては種々の対策が採られている。これはリードフレームと樹脂との密着性を試験するラジフロによる試験法とプレッシャークックテスト(PCTという)

図の奇点は該図との間に図が見られるという  
場合もあるためである（トリックアップ見行、トリ  
ックアップブルーベーパーズNo12151V151 パッケージ  
技術、第7章パッケージング技術と製造性  
（図15））。このように従来の樹脂の成形性や成形  
性を上げるためにモールド技術あるいは樹脂の  
選択がなされていた。

ところで、密着性あるいは成形性の向上に関し  
ては、パッケージ内に封入されるリードフレーム  
がもう一つの大きな要因となっているが、これに  
ついては従来あまり考慮が払われていなかった。

従来プラスチックパッケージ用のリードフレーム  
材質としては、主として42アロイ銅系合金材  
質が使用されてきたが、これは機械的強度、熱伝  
導性、熱膨張係数、メッキ性、コスト等、半導体  
素子とのマッチングやモールド樹脂とのマッチン  
グを考慮して決定されたものである。しかしパッ  
ケージ内に収納されるリードフレームの表面につ  
いてはとくに考慮されているものはなかった。

第1図は従来広く使用されているリードフレ

ームの断面を示す断面図である。ペレット形成部1  
に半導体素子のペレットが形成され、この形成  
部1に一対が形成した樹脂のリード2が配列され  
ている。ペレット形成部1に半導体素子をダイボ  
ンドし、この半導体素子とリード2との間でワイ  
ヤボンダが施されたのち、プラスチック樹脂封  
止により図中に2箇領域で示した部分3内がパッ  
ケージ内に収納される。

なお、このモールド樹脂パッケージ内（部分3  
内）に存在するリード2の部分インナーリード、  
その外側に突出するリード2の部分をアウターリ  
ードと呼んでいる。アウターリードはタイバー4に  
接続され、このタイバー4はリードフレーム5に  
結合してリードフレームの単位ユニットが形成さ  
れている。

この場合従来のリードフレームでは、リードフ  
レームの表面を特に処理をしたものはない。強  
いて挙げれば、前述したダイボンダやワイヤボン  
ダのためにリードフレームの全面をメッキするもの  
や、ボンディングエリアのメッキ層を保持するた

- 3 -

- 4 -

めにボンディングエリアよりやや広めに第1図で  
点線で囲んだ領域6内を部分メッキしたものがあ  
るにすぎない。

これらのメッキはプラスチックパッケージを形  
成するモールド樹脂との密着性を考慮してなされ  
たものではない。今般LSI、VLSI化が進む  
とパッケージの高密度化が進み、小型化とと  
もに高信頼性が要求とれている。こうした場合、  
アウターリード部からペレット形成部1上の半導  
体素子までのパスが短くなり、パッケージを形成  
する樹脂のみの対応では信頼性や成形性を保つ  
ことが困難となっている。

#### （発明の目的）

本発明は上述の事情に基づいてなされたもので、  
インナーリード部とモールド樹脂との密着性をよ  
くしモールド樹脂押出機から搬入して半導体素子に  
形成面を与える水分をしゃ断することによりモ  
ールド樹脂製品の成形性の向上を図り、信頼性のた  
い製品を供給することのできるリードフレームを  
提供することを目的とする。

#### （発明の概要）

上記目的を達成するため本発明は、ペレット形  
成部と、この形成部に近接しパッケージに封入さ  
れたインナーリード部およびこのパッケージ外に  
突出するアウターリード部から成るリードとを有  
するリードフレームにおいて、インナーリードの  
表面を細く加工し、アウターリード部を密に加工  
するか、あるいはインナーリード部表面のみに所  
定の厚さのメッキ層を塗布することと、密に加工  
したアウターリード部を密に加工することとを  
リードフレームを提供するものである。

#### （発明の実施例）

以下、本発明の第2図乃至第4図を参照して  
本発明のいくつかの実施例を説明する。第3図あ  
り第4図はこの発明の実施例に係るプラスチック  
パッケージの断面図を示したものである。なお、  
第2図は従来のリードフレームを用いたパッケー  
ジの断面図であるが、これと対比しながらこの発  
明の実施例を説明する。

一般にモールド樹脂とリードフレームとの間の  
密着性はリードフレームの材質または表面粗さに

- 5 -

- 290 -

- 6 -

保持する面が多い。そしてリードフレームの断面形状を細くすれば密着性は良くなり、製造面さを細くすれば密着性は良くなる。

そこでパッケージ内に収納される半導体素子の耐腐蝕性の面から考慮すると、インナーリード部の密着性は良くし、樹脂封止後のモールド樹脂のバリを取りやすくする面から考えるとアウターリード部の密着性は低い方がよい。

そこでこの2つの要求を同時に満足するようにリードフレームの表面を加工すればよいことになる。従来の全面メッキの方法ではメッキ面とモールド樹脂との密着性が良い場合には、半導体素子の耐腐蝕性は良くなるがバリが付着しやすくなり、その逆の場合にはバリは付着しにくくなるが耐腐蝕性は悪くなる。

また部分メッキの場合には、メッキ面の密着性が良い場合でもメッキは部分的にしかおこなわれていないため、インナーリード部の密着性とモールド樹脂のバリ付着性の問題とを同時に満足させることはできない。

- 7 -

場合には、アウターリード部28のみをラップまたはメッキ処理して密着性を悪くする等の処理を施してもよい。

なお、第3図に示すように表面粗さを細くしたインナーリード部27上の部分メッキ部6を同時に施すように構成してもよい。

この場合には半導体素子8とパレット基板部1とのダイボンドが容易になるだけでなく、半導体素子8とリード2との間のワイヤーボンドも容易になるという利点がある。

なお符号9はボンディングワイヤを、符号10はダイボンド用樹脂たとえば金シリコン等をそれぞれ示したものである。なお表面粗さの加工やメッキ処理はリード2の表、裏、両面いずれでも可能であるが、両面に施すことによりその効果は大きくなる。

(発明の効果)

上記の如く本発明によれば、リードフレームとモールド樹脂との密着性を増進してアウターリード部とインナーリード部とではその表面粗さを

さらに異なるおこなわれている部分メッキはリードフレームの素子搭載部1付近の樹脂のみに施されており、樹脂の密着性は必ずしも良くなかった。

第2図に示すメッキ部6が従来のおこなわれている部分メッキ部である。そこでこの発明ではまずインナーリード部の密着性を良くするために、第3図に示すようにリード2のインナーリード部27の部分のみをラップまたはプレス等で基材の表面粗さを細くする。基材としては現在一般に使用されている表面粗さ $\pm 0.5^{\mu}$ 程度の42アロイ銅系合金を用いればよい。また第4図に示すようにインナーリード部27のみにメッキ部7を付着して銅材質にしてもよい。次いでアウターリード部28の密着性を悪くしてモールド樹脂のバリを付着しにくくしバリ取りを容易にするために、アウターリード部28の表面粗さは密な材質を使用する。表面粗さの目安として $0.5^{\mu}$ 以下のものを用いればよい。

また基材として表面粗さが粗いものを使用した

- 8 -

されるようにしたり、表面材質を異なるように構成したので、パッケージ内に収納させる半導体素子に対する耐腐蝕性の向上を図ることができるとともに、モールド樹脂のバリ取りが容易になり、外装メッキ性が良くなるリードフレームを得ることができる。

#### 4. 図面の簡単な説明

第1図は従来の使用されているリードフレームの構造を示す平面図、第2図は従来のリードフレームを用いた半導体装置の断面図、第3図および第4図は本発明の実施例に係る半導体装置の断面図である。

1…パレット基板部、2…リード、28…アウターリード部、27…インナーリード部、7…メッキ部、9…半導体素子

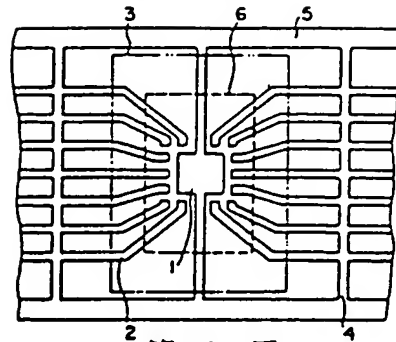
出願人代理人 株式会社 〇〇〇

- 9 -

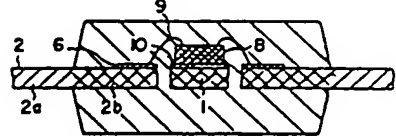
-291-

- 10 -

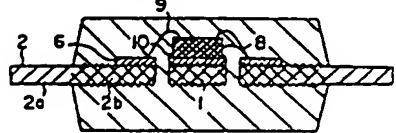
第 1 图



第 2 图



第 3 图



第 4 图

